

《民航科技》论文格式规范

文章的中文标题(小2号, 宋体, 加粗, 居中)

作者1中文名¹ 作者2中文名² (宋体五号, 加粗, 居中)

(1. 单位, 单位所在地 邮编) (宋体五号, 居中)

(2. 单位, 单位所在地 邮编) (宋体五号, 居中)

摘要: 中文摘要(80-200个中文字, 中文宋体五号, 英文Times New Roman, 1.5倍行距)。

(中文宋体五号, 英文Times New Roman, 1.5倍行距)

0 引言(宋体五号, 加粗)

正文部分(中文: 宋体五号, 1.5倍行距, 英文: Times New Roman)

1 一级标题(宋体五号, 加粗)

正文部分(中文: 宋体五号, 1.5倍行距, 英文: Times New Roman)

1.1 二级标题(宋体五号, 加粗)

正文部分(中文: 宋体五号, 1.5倍行距, 英文: Times New Roman)

1.2 二级标题(宋体五号, 加粗)

正文部分(中文: 宋体五号, 1.5倍行距, 英文: Times New Roman)

1.2.1 三级标题(宋体五号)

1.2.2 三级标题(宋体五号)

- 1) 1级分项说明符号 (半括号+阿拉伯数字)
- 2) 1级分项说明符号 (半括号+阿拉伯数字)
- a) 2级分项说明符号 (半括号+英文小写字母)
- b) 2级分项说明符号 (半括号+英文小写字母)

2 一级标题(宋体五号, 加粗)

.....

5 结论或结束语(宋体五号, 加粗)

正文部分(中文: 宋体五号, 1.5倍行距, 英文: Times New Roman)

参考文献:

(中文: 宋体五号, 1.5倍行距, 英文: Times New Roman)

- [1] SONG B S, GRAY P R. A precision curvature-compensated CMOS bandgap reference[J]. IEEE Journal of Solid-State Circuits, 1983, 18(6): 634-643.
- [2] AVOINNE C, RASHID T, CHOWDHURY V, et al. Second-order compensated bandgap reference with convex correction[J]. Electronic Letters, 2005, 41(5): 276-277.
- [3] KER Ming-dou, CHEN Jung-sheng, CHU Ching-yun. New curvature-compensation technique for CMOS bandgap reference with sub-1-V operation[C]//The 2005 IEEE International Symposium on Circuits and Systems. Newyork: IEEE, 2005, 4: 3861-3864.
- [4] 秦波, 贾晨, 陈志良, 等. 1 V电源非线性补偿的高温度稳定性电压带隙基准源[J]. 半导体学报, 2006, 27(11): 2035-2039.
QIN Bo, JIA Cheng, CHEN Zhi-liang. A 1 V MNC bandgap reference with high temperature stability[J]. Chinese Journal of Semiconductors, 2006, 27(11): 2035-2039.
- [5] 姜韬, 杨华中. 多点曲率补偿的带隙基准电压源设计方法[J]. 半导体学报, 2007, 28(4): 490-495.
JIANG Tao, YANG Hua-zhong. Bandgap reference design by means of multiple point curvature compensation[J]. Chinese Journal of Semiconductors, 2007, 28(4): 490-495.
- [6] LEUNQ C Y, LEUNQ K N, MOK P K T. Design of a 1.5-V high-order curvature-compensated CMOS bandgap reference[J]. Circuit and System, 2004, 1: 49-52.
- [7] LEE I, KIM G. Exponential curvature-compensated BiCMOS bandgap references[J]. IEEE Journal of Solid-state Circuits, 1994, 29: 1396-1403.
- [8] 拉扎维. 模拟CMOS集成电路设计[M]. 陈贵灿, 译. 西安: 西安交通大学出版社, 2002, 12: 312-326.
RAZAVI B. Design of analog CMOS integrated circuits[M]. CHEN Gui-can. Xi'an Jiaotong University Press, 2002, 12: 312-326.
- [9] BANBA H, SHIGA H, UMEZAWA A, et al. A CMOS bandgap reference circuit with Sub-1-V operation[J]. IEEE Journal of Solid-state Circuits, 1999, 34(5): 670-674.
- [10] TSIVIDIS Y. Accurate analyzes of temperature effects in IC-VBE characteristics with application to bandgap reference sources[J]. IEEE Journal Solid-State Circuits, 2001, 15(6): 1076-1084.